

ERAD-RJ 2015	PROGRAMAÇÃO
SEGUNDA-FEIRA, DIA 24 DE AGOSTO	
08:30-11:00	Registro e credenciamento
09:30-11:00	Fórum de IC, Auditório B
11:00-11:30	Intervalo
11:30-13:00	MC01-Fortran para Modelagem Computacional, Auditório B
11:30-13:00	MC02-Programação Paralela de Aceleradores em OpenCL, Auditório A
13:00-14:00	Almoço
14:00-14:30	Abertura, Auditório A
14:30-15:30	Palestra: Luiz Monnerat - Petrobras, Auditório A
15:30-16:00	Intervalo
16:00-17:30	MC01-Fortran para Modelagem Computacional, Auditório B
16:00-17:30	MC02-Programação Paralela de Aceleradores em OpenCL, Auditório A
TERÇA-FEIRA, DIA 25 DE AGOSTO	
09:30-11:00	Fórum de PG, Auditório B
09:30-11:00	Maratona de Programação (Warm-Up), Laboratório 5
11:00-11:30	Intervalo
11:30-13:00	MC03-Parallel Programming with Intel Xeon and Intel Xeon Phi, Laboratório 5
11:30-13:00	MC04-Swift Tutorial, Laboratório 4
13:00-14:00	Almoço
14:00-15:00	Palestra: Silvio Luiz Stanzani, Universidade de São Paulo (USP) e Intel Code Modernization Partner, Auditório A
15:00-16:00	Palestra: Michael Wilde - Argonne National Laboratory, Auditório A
16:00-16:30	Intervalo
16:30-18:00	MC03-Parallel Programming with Intel Xeon and Intel Xeon Phi, Laboratório 5
16:30-18:00	MC04-Swift Tutorial, Laboratório 4
QUARTA-FEIRA, DIA 26 DE AGOSTO	
09:00-09:15	Abertura do Fórum de Palestras
09:15-10:45	Fórum de Palestras - Sessão 1, Auditório A
09:30-13:00	Maratona de Programação Paralela, Laboratório 5
10:45-11:00	Intervalo
11:00-13:00	Fórum de Palestras - Sessão 2, Auditório A
13:00-14:00	Almoço
14:00-15:30	Fórum de Palestras - Sessão 3, Auditório A
14:00-15:30	MC05-Desenvolvimento de Aplicativos para Placas Gráficas com Uso de CUDA, Laboratório 5
15:30-16:00	Intervalo
16:00-17:30	Fórum de Palestras-Sessão 4, Auditório A
16:00-17:30	MC05-Desenvolvimento de Aplicativos para Placas Gráficas com Uso de CUDA, Laboratório 5
17:30-18:00	Encerramento